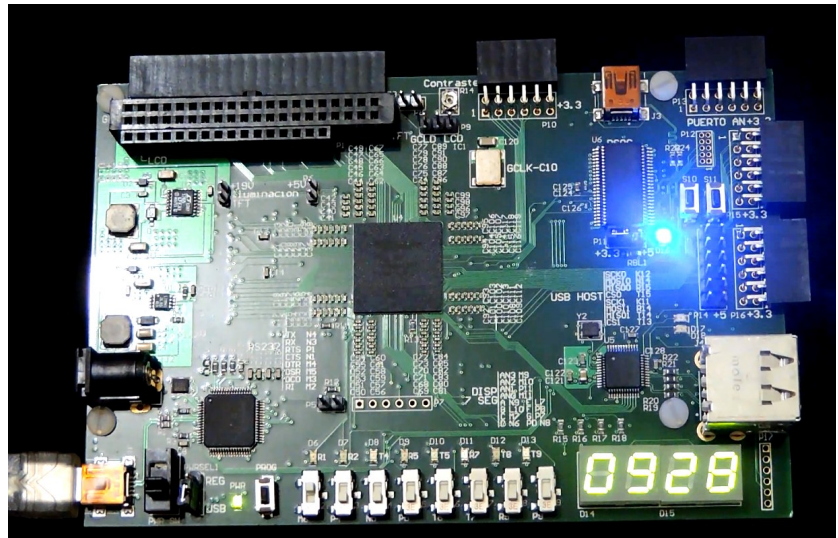
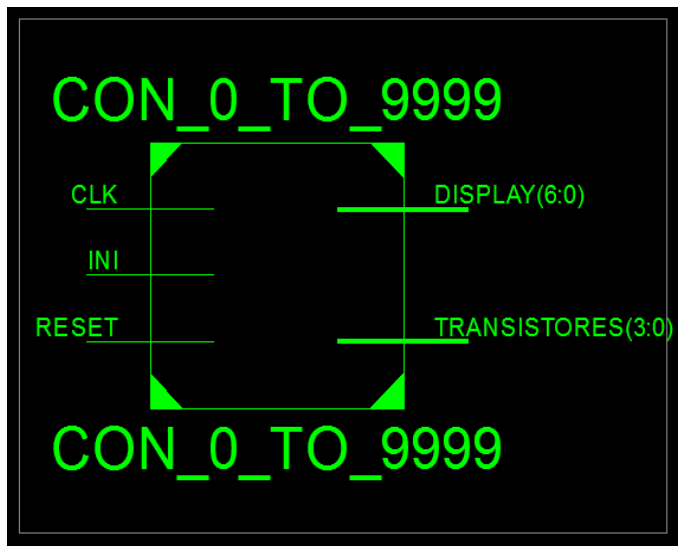


## Proyecto #4.- Contador de 0 a 9999 utilizando tarjeta Avaxxe.

El propósito de este proyecto es implementar un contador de 0 a 9999 en lenguaje VHDL utilizando la tarjeta Avaxxe. El contador se controla mediante 1 bit de inicio/paro y un bit de reseteo. El incremento del conteo es de 1s (Tiempo que se puede cambiar modificando la constante RETRASO\_FIN en el código).



- >**CLK (Entrada – 1 bit):**  
Reloj de la tarjeta a 50MHz.
- >**INI (Entrada – 1 bit ):**  
Bit de inicio conectado a un switch de la tarjeta Avaxxe.  
Cuando INI está en '1' inicia el conteo, cuando está en '0' el conteo se detiene.
- >**RESET (Entrada – 1 bit):**  
Bit de reseteo conectado a un switch de la tarjeta Avaxxe.  
Cuando RESET está en '1', se reinicia el conteo.
- >**DISPLAY (Salida – 7 bits)**  
Salida de 7 bits para los Displays de 7 segmentos.
- >**TRANSISTORES (Salida – 4 bits)**  
Puerto de 4 bits que esta conectado a los 4 transistores que controlan a los 4 Displays.